(19) Welterganisation für geistiges Eigentum Internationales Büro

(43) Internationales Veröffentlichungsdatum 9. September 2005 (09.09.2005)

Deutsch

(10) Internationale Veröffentlichungsnummer

(51) Internationale Patentklassifikation*: H65K 1/18, 3/46

(21) Internationales Aktenzelchen: PCT/DI2005/000104

(22) Internationales Anneldedatum: 26. Januar 2005 (26.01.2005)

(25) Einreichungssprache: Dentsch

(26) Veröffentlichungsspruche:

(30) Angaben zur Prioritäts 10 2004 009 825.5

28. Februar 2004 (28.02.2004) DE

(71) Anmelder (für alle Bestimmungsstagten mit Ausnahme von US); EADS DEUTSCHLAND GMBH [DE/DE]; Willy-Messerschmitt-Strasse, 85521 Ottobrunn (DE),

(75) Erfinder/Anmelder (nur für US): BÄRTELE, Marcus [DE/DE]; Klosterhof 36, 89077 Ulm (DE).

WO 2005/084091 A1 (74) Gemeinsamer Vertreter: MEEL, Thomas; EADS DEUTSCHLAND GMBH, Patentabteilung, 88039

Priedrichshafen (DE).

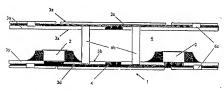
- (81) Bestimmungsstauten (soweit nicht unders angegeben, für iede verfligbare nationale Schutzrechtsari): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CIL CN. CO, CR. CU, CZ, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD,
- MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG. PH. PL. PT. RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ. TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA. ZM, ZW. (84) Bestimmungsstanten (soweit nicht anders angegeben, für jede verfügbare regionale Schutzrechtsarth, ARIPO (BW. GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG,

ZM, ZW), curasisches (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL,

[Fortsetzung auf der nächsten Seite!

(54) Title: PRINTED CIRCUIT BOARD

(54) Bezelchnung: LEITERPLATTE



(57) Abstract: The invention relates to an arrangement which is used to increase the density of the components of a printed circuit board (1) comprising electric components (2) which can be mounted on the surface. The printed circuit board (1) is formed by two Output () comprising output comprising output comprises a (close to profite can be printed close) to be of this (34, 39) which are pristed against each other and comprises a delective (d) which is disposed therebetworn. A least one of the or of the or posite sides (34, 3b) of the films (34, 3y) is fluid with electric components (2) which can be mounted on the surface. A According to the invention, holes (do), which are used to connect both limits (34, 3y) (34, 3y) on the printed circuit board (1), are provided and each of the holes (6b) is a direct connection of said opposite sides (3a, 3b) of the films (3x, 3y).

(57) Zusammenfassung: Die Erfindung betrifft eine Anordnung zur Erhöhung der Bestiekungsdichte einer Leiterplatte (1) mit oberflächenmontierbaren elektrischen Bautellen (2), wobei die Leiterplatte (1) durch zwei gegeneinander verpresste Folien (3x, 3y) mit einem dazwischen angeordneten Dielektrikum (4) gebildet ist und wobei mindestens eine der sich gegenüberliegenden Seiten (3a, 3b) der Folien (3x, 3y) mit oberflächenmontierbaren elektrischen Bauteilen (2) bestückt ist. Gemäss der Erfindung sind zur Verbindung der beiden Folien (3x, 3y) in der Leiterplatte (1) via holes (6b) vorhanden, wobei jedes via hole (6b) eine direkte Verbindung der sieh gegenüberliegenden Seiten (3a, 3b) der Folien (3x, 3y) ist.

WO 2005/084091

PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

Zut Erklätung der Zweibuchstaben-Codes und der anderen Ab-kärzungen wird auf die Erklätungen ("Guldance Notes on Co-

Veröffentlicht:

- mit internationalem Recherchenbericht
- vor Ablauf der für Änderungen der Ansprüche geltenden Frist; Veröffenlichung wird wiederholt, falls Änderungen eintreffen

Zur Erklätung der Zweibuchstaben-Codes und der anderen Abkärzungen wird auf die Erklärungen ("Guidance Notes on Coders und Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gozette verwiesen.